

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2005 年 12 月 15 日 (15.12.2005)

PCT

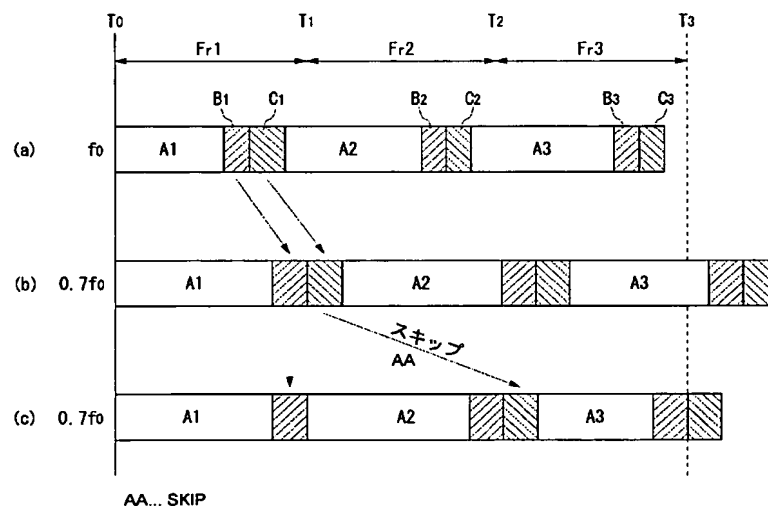
(10) 国際公開番号  
WO 2005/119447 A1

- (51) 国際特許分類<sup>7</sup>: G06F 9/48 1070062 東京都港区南青山二丁目 6 番 2 1 号 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2005/006966 (72) 発明者; および
- (22) 国際出願日: 2005 年 4 月 8 日 (08.04.2005) (75) 発明者/出願人 (米国についてのみ): 安達 健一 (ADACHI, Kenichi) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 矢澤 和明 (YAZAWA, Kazuaki) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 瀧口 巖 (TAKIGUCHI, Iwao) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 今井 敦彦 (IMAI, Atsuhiko) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 田村 哲
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願2004-163649 2004 年 6 月 1 日 (01.06.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): 株式会社ソニー・コンピュータエンタテインメント (SONY COMPUTER ENTERTAINMENT INC.) [JP/JP]; 〒

[続葉有]

(54) Title: TASK MANAGEMENT METHOD, TASK MANAGEMENT DEVICE, SEMICONDUCTOR INTEGRATED CIRCUIT, ELECTRONIC DEVICE, AND TASK MANAGEMENT SYSTEM

(54) 発明の名称: タスク管理方法、タスク管理装置、半導体集積回路、電子装置、およびタスク管理システム



(57) Abstract: A task management method divides a processing unit time into a protected band for guaranteeing the real time and a non-protected band not guaranteeing the real time. When the processing ability of the processor is lowered, execution of a task to be executed in the non-protected band is skipped when necessary. That is, when the operation frequency is lowered in order to suppress heat generation of the processor, instead of processing the task to be executed in the non-protected band with best effort, it is guaranteed that the task to be executed in the protected band is executed in real time. Thus, even when the operation frequency fluctuates, it is possible to appropriately manage the task and sufficiently exhibit the processing capability of the processor.

(57) 要約: このタスク管理方法は、処理の単位時間をリアルタイム性を保証する保護帯域とリアルタイム性を保証しない非保護帯域に分割し、プロセッサの処理能力が低下したとき、非保護領域において実行すべきタスクの実行を適宜スキップするものである。すなわち、プロセッサの発熱を抑える目的で動作周波数を低くした場合、非保護帯域において実行すべきタスクをベストエフォートで処理する代わりに、保護帯域で実行すべきタスク

[続葉有]

WO 2005/119447 A1



司 (TAMURA, Tetsuji) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP).

(74) 代理人: 森下 賢樹 (MORISHITA, Sakaki); 〒1500021 東京都渋谷区恵比寿西 2 - 1 1 - 1 2 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2 文字コード及び他の略語については、定期発行される各 PCT ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。